



Негосударственное образовательное учреждение
высшего образования
Московский технологический институт



«УТВЕРЖДАЮ»
Директор колледжа
Куклина Л. В.
«24» июня 2016 г.

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

Основы администрирования информационных систем

**Специальность
09.02.02 КОМПЬЮТЕРНЫЕ СЕТИ**

Уровень подготовки

Базовый

Квалификация выпускника

Техник по компьютерным сетям

Москва – 2016

1. Цели и задачи освоения дисциплины

Цель освоения учебной дисциплины:

- ознакомление студентов с принципами работы систем администрирования и управления в информационных системах и оказание помощи им в изучении программной структуры, функций специальных и общей процедур административного управления.

Задачи освоения дисциплины состоят в следующем:

- получение знаний об основных направлениях работы администраторов информационных систем;
- определение места изучаемых процессов и аппаратуры среди других технических систем, в построении изучаемых систем в различной предметной области и оценке их характеристик.

2. Место дисциплины в структуре ПССЗ СПО

а) Дисциплина относится к дисциплинам вариативной части профессионального цикла основной образовательной программы специальности, формирует уровень знаний для освоения специальных дисциплин.

б) При изучении дисциплины предполагается знание студентами математики, специальных глав математики, информатики, операционных систем, аппаратного обеспечения, информационных систем.

в) Преподавание дисциплины должно иметь практическую направленность и проводиться в тесной взаимосвязи с другими общепрофессиональными дисциплинами: «Основы теории информации», «Операционные системы», «Корпоративные информационные системы», «Основы теории информации» и т.д.

3. Тематическое содержание дисциплины

Раздел 1. Вычислительные системы

Тема 1. ЭВМ и вычислительные системы

Характеристики ЭВМ и вычислительных систем

Общая организация ЭВМ

Разновидности внутренних структур ЭВМ

Внешние устройства

Тема 2. Конфигурирование аппаратной части

Организация работы микропроцессора

Сигнализация микропроцессора

Структура микропроцессоров IA-32

Регистры
Формат команды микропроцессора IA-32
Реальный режим (Real Mode)
Режим системного управления (System Management Mode)
Защищенный режим (Protected Mode)
Конвейеризация команд
Динамическое (спекулятивное) исполнение
Организация и режимы работы процессоров семейства Pentium
SIMD-расширения архитектуры IA-32
RISC-процессоры
Параллельная обработка данных на ЭВМ
Система прерываний и исключений в архитектуре IA-32
Процессор Itanium

Раздел 2. Администрирование систем

Тема 3. Администрирование сети

Тема 4. Файлы системного журнала